

SYN1510 型 IRIG-B 码接收板

产品概述

SYN1510型IRIG-B码接收板是由西安同步电子科技有限公司精心设计、自行研发生产的一款IRIG-B码接收解码板卡，接收IRIG-B（DC/AC）信号并进行解调，产生1PPS（秒信号）同步脉冲信号和串口时间信息，IRIG-B码标准兼容IEEE1344/STD200/DL/T 1100.1-2018等多种B码标准，也可选国军标GJB 2991A-2008标准，具有TTL/RS422/RS485/RS232C/DCLS/600Ω平衡/单端等多种输入输出接口电平。

关键词：irig-b，b码对时，irig-b码对时，irig b码，b码模块

产品功能

- 1) 解析IRIG-B码标准兼容IEEE1344/STD200/DL/T 1100.1-2018/国军标GJB 2991A-2008等多种B码标准；
- 2) 具有TTL/RS422/RS485/RS232C/DCLS/600Ω平衡/单端等多种输入输出电平接口；
- 3) 1PPS+TOD输出。

产品特点

- a) 解码精度高；
- b) 高可靠性，安装简便。



典型应用

- 1) 科研院所，时钟设备集成商，授时应用客户等。

技术指标

IRIG-B(DC)输入	1 路 RS422/485 默认：兼容 IEEE1344/STD200/DL/T 1100.1-2018 标准 选件：国军标 GJB 2991A-2008 标准
1PPS 输出	1 路 TTL 3.3V，同步误差≤200ns
串口输出	1 路 RS232C，串口信息包括年月日时分秒
环境特性	工作温度 0℃～+50℃，存储温度-30℃～+70℃，相对湿度≤90%（40℃）
供电电源	直流 5V±5%小于 5W
板卡尺寸	默认：140x100x15mm

	可选更小尺寸：95x76x20mm
重量	≤100g

选件说明

选件号	项目	内容
选件 001	IRIG-B(DC)	1 路 DCLS 输入，同步误差 $\leq 200\text{ns}$
选件 002	IRIG-B(AC)	1 路 $600\ \Omega$ 平衡输入，同步误差 $\leq 10\mu\text{s}$
选件 003	IRIG-B(AC)	1 路单端输入，同步误差 $\leq 10\mu\text{s}$
选件 004	IRIG-B 标准	国军标 GJB 2991A-2008
选件 005	1PPS 电平	RS422/485 电平输出
选件 006	串口 TOD 电平	RS422/485 电平输出
选件 007	串口 TOD 电平	TTL 电平输出
选件 008	内部时基	高精度温补晶振
选件 009	内部时基	高精度恒温晶振
选件 009	小板卡尺寸	95x76x20mm

